



Рижский завод полупроводниковых приборов

Акционерное общество ALFA
Рига, Латвия www.alfarzpp.lv; alfa@alfarzpp.lv

572ПВ1
K572ПВ1
KP572ПВ1

Аналого-цифровой преобразователь

- Преобразователь на 10 двоичных разрядов
- Выполняет функцию АЦП последовательного приближения с внешним компаратором (компаратором и операционным усилителем) с выводом параллельного двоичного кода.
- Выполняет функцию умножающего цифро-аналогового преобразователя совместно с внешним операционным усилителем.
- Побайтовый вывод-ввод цифровой информации для согласования с 8-разрядной шиной данных

АЦП 572ПВ1 повышенной надежности дополнительно маркируются индексом **ОСМ**.

Тип изделия	Номер ТУ	Тип корпуса	Диапазон рабочих температур
572ПВ1А-Б	БК0.347.182-03ТУ	4434.48-2	-60°C до +85°C
K 572ПВ1А-В	БК0.348.432-03ТУ	4434.48-2	-10°C до +70°C
KP572ПВ1А-В	БК0.348.432-03ТУ	2123.40-2	-10°C до +70°C

Таблица назначения выводов

Номер вывода корпуса		Назначение вывода	Номер вывода корпуса		Назначение вывода
4434.48-2	2123.40-2		4434.48-2	2123.40-2	
1	1	Последовательный вход	24	20	Напряжение питания U_{CC2}
2	2	Вход управления СР	25	21	Вход ТИ
3	3	Напряжение питания U_{CC1}	26	22	Выход "конец преобразования"
4	4	Цифровой вход/выход 1	27	23	Вход "ЗАПУСК"
5	5	Цифровой вход/выход 2	28	24	Вход "ЦИКЛ"
6	6	Цифровой вход/выход 3	29	25	Вход стробирования ЦАП
7	7	Цифровой вход/выход 4			
8	8	Цифровой вход/выход 5	30	27	Цифровая земля
9	9	Цифровой вход/выход 6	31	28	Конечный вывод матрицы R-2R
10	10	Цифровой вход/выход 7			
11	11	Цифровой вход/выход 8	32	29	Общий вывод резисторов 1,2
12	12	Цифровой вход/выход 9			
13	13	Цифровой вход/выход 10	40	31	Вывод резистора 1
14	14	Цифровой вход/выход 11	41	32	Вывод резистора 2
15	15	Цифровой вход/выход 12	42	33	Опорное напряжение
16	16	Вход управления МР	43	34	Аналоговый вход 1
17	17	Вход управления режимом	44	35	Аналоговый вход 2
			45	37	Общий вывод резисторов аналоговых вх. 1,2
22	18	Выход "Цикл"			
23	19	Вход сравнения	46	38	Аналоговый выход 1
24	20	Напряжение питания U_{CC2}	47	39	Аналоговый выход 2
23	19	Вход сравнения	48	40	Аналоговая земля

Примечание: Чертежи корпусов и безвыводной тары приведены ниже.



Рижский завод полупроводниковых приборов

Акционерное общество ALFA
Рига, Латвия www.alfarzpp.lv; alfa@alfarzpp.lv

572ПВ1
К572ПВ1
КР572ПВ1

Основные электрические параметры при приемке и поставке

Наименование параметра, единица измерения	Буквен. обознач.	Норма						Темпер. °С
		572ПВ1А К572ПВ1А КР572ПВ1А		572ПВ1Б К572ПВ1Б КР572ПВ1Б		К572ПВ1В КР572ПВ1В		
		не менее	не более	не менее	не более	не менее	не более	
Выходное напряжение высокого уровня, В	U _{ОН}	2,4	-	2,4	-	2,4	-	25
		2,4	-	2,4	-	2,4	-	85(70)
		2,4	-	2,4	-	2,4	-	-60(-10)
Выходное напряжение низкого уровня, В	U _{ОЛ}	-	0,3	-	0,3	-	0,3	25
		-	0,3	-	0,3	-	0,3	85(70)
		-	0,3	-	0,3	-	0,3	-60(-10)
Ток потребления, мА	I _{СС1}	-	1(3)	-	1(3)	-	(3)	25
		-	1(3)	-	1(3)	-	(3)	85(70)
		-	1(3)	-	1(3)	-	(3)	-60(-10)
Ток потребления, мА	I _{СС2}	-	1,5(5)	-	1,5(5)	-	(5)	25
		-	1,5(10)	-	1,5(10)	-	(10)	85(70)
		-	1,5(10)	-	1,5(10)	-	(10)	-60(-10)
Выходной ток смещения нуля, нА	I _{ОО}	-	50	-	5-	-	-	25
		-	200	-	200	-	-	85
		-	200	-	200	-	-	-60
Дифференциальная нелинейность, ед. МЗР	δ _{LD}	-1(-4)	1(4)	-4(-8)	4(8)	(-1)	(1)	25
		-1(-8)	1(8)	-4(-16)	4(16)	(-2)	(2)	85(70)
		-1(-8)	1(8)	-4(-16)	4(16)	(-2)	(2)	-60(-10)
Нелинейность, ед. МЗР	δ _L	-0,75(-2)	0,75(2)	-2(-4)	2(4)	(-1)	(1)	25
		-1(-4)	1(4)	-4(-8)	4(8)	(-2)	(2)	85(70)
		-1(-4)	1(4)	-4(-8)	4(8)	(-2)	(2)	-60(-10)
Абсолютная погрешность преобразова- ния в конечной точке шкалы, ед. МЗР	δ _{FS}	-10(-122)	10(122)	-40(-122)	40(122)	(-10)	(10)	25
		-14(-131)	14(131)	-45(-131)	45(131)	(-25)	(25)	85(70)
		-14(-131)	14(131)	-45(-131)	45(131)	(-25)	(25)	-60(-10)
Максимальная тактовая частота, кГц	f _{CLK,max}	200	-	200	-	-	-	25
Число разрядов, дв. разряды	В	12	-	12	-			25
		12	-	12	-			85(70)
		12	-	12	-			-60(-10)

Примечания: 1. В скобках указаны значения для изделий К(КР)572ПВ1.
2. Параметры "Выходной ток смещения нуля", "Максимальная тактовая частота", "Число разрядов" на изделиях К(КР)572ПВ1 не проверяются.



Рижский завод полупроводниковых приборов

Акционерное общество ALFA
Рига, Латвия www.alfarzpp.lv; alfa@alfarzpp.lv

572ПВ1
K572ПВ1
KP572ПВ1

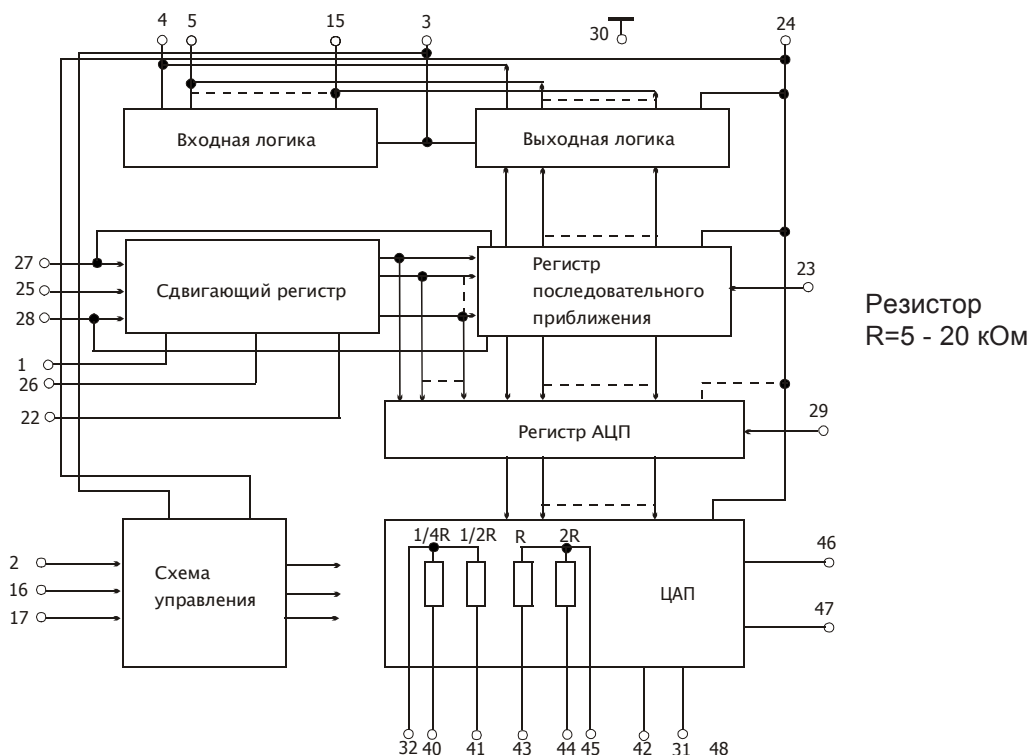
Предельно-допустимые параметры эксплуатации

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма				Время воздействия предельного режима эксплуатации	Примечание
		Предельно-допустимый режим		Предельный режим			
		не менее	не более	не менее	не более		
Напряжение питания, В	U _{CC1}	4,75	5,25	4,7	17	2ч.	
	U _{CC2}	14,25	15,75	13	17		
Опорное напряжение, В	U _{REF}	-10,29	-10,19	-15	15		
		10,19	10,29				
Входное напряжение высокого уровня, В	U _{IH}	2,4	5,25	2,4	17		
Входное напряжение низкого уровня, В	U _{IL}	0	0,4	0	0,4		
Напряжение высокого уровня на вх. сравнения и вх. “Цикл”, В	U _{IH,K}	10	15,75	10	17		
Выходной ток высокого уровня, мА	I _{OH}	-	0,04	-	0,04 1,0*		
Выходной ток низкого уровня, мА	I _{OL}	-	0,4	-	0,4 3,0*		

Примечание:

1. При соблюдении условия U_{CC1} меньше-равно U_{CC2} , U_{IH} меньше-равно U_{CC2} , $U_{IH,K}$ меньше-равно U_{CC2} .
2. * - при $\tau=0,1$ мс (в импульсном режиме).
3. Предельный режим для изделий К(КР)572ПА1 не оговаривается.

Схема электрическая функциональная





Рижский завод полупроводниковых приборов

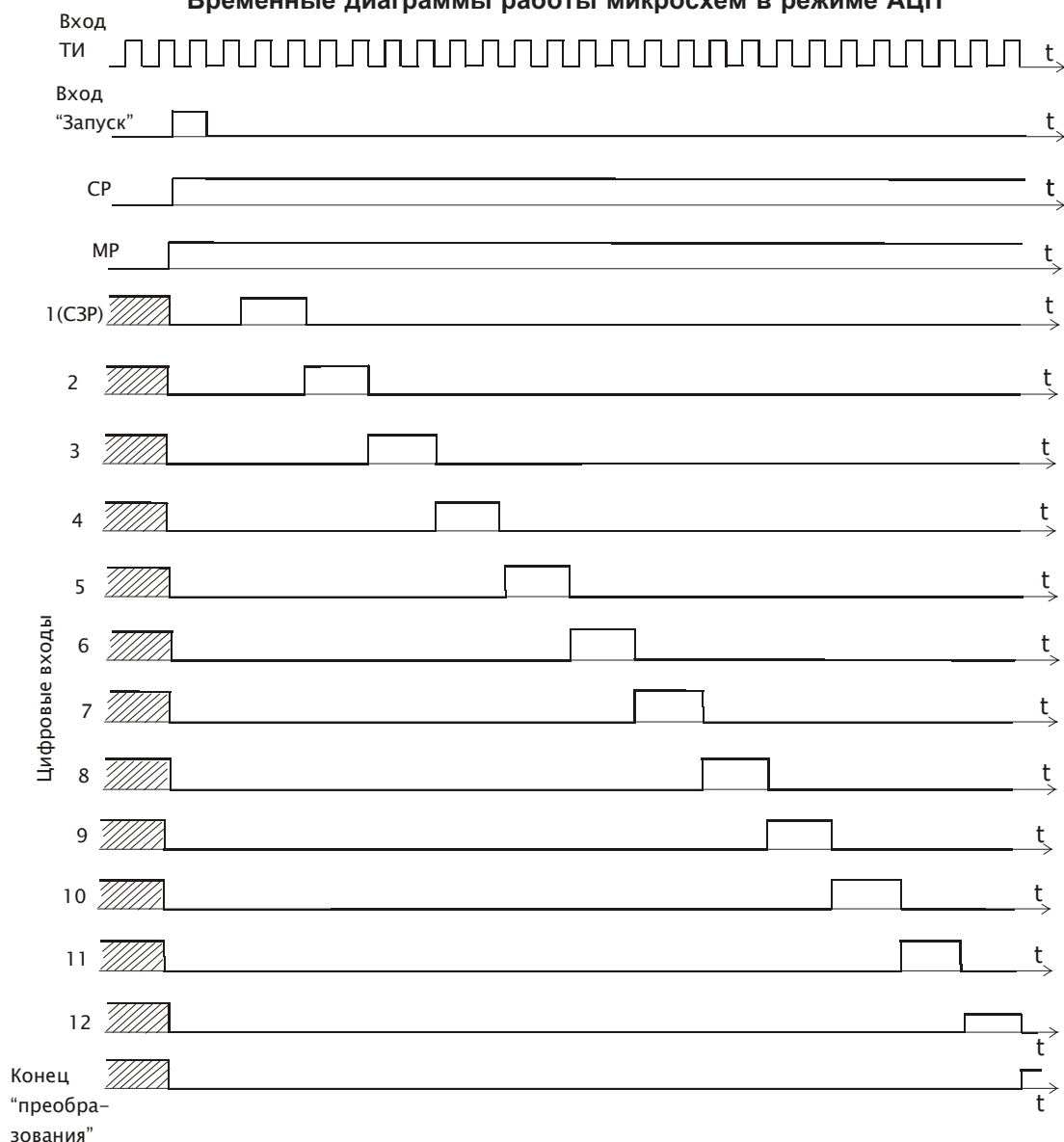
Акционерное общество ALFA
Рига, Латвия www.alfarzpp.lv; alfa@alfarzpp.lv

572ПВ1
К572ПВ1
КР572ПВ1

Таблица функций

Выполняемая функция		Входы управления			Вход стробирования ЦАП
		CP	MP	режимом	
АЦП	12 бит двоичный код	1	1	0	1
	Двоичный код на цифровых выходах 1...4	1	0		
	Двоичный код на цифровых выходах 5...12	0	1		
	Разомкнутые цифровые выходы	0	0		
ЦАП	12 бит двоичный код	1	1	1	1
	Двоичный код на цифровых выходах 1...4	0	1		
	Двоичный код на цифровых выходах 5...12	1	0		
Хранение двоичного кода в регистре ЦАП		-	-	-	0

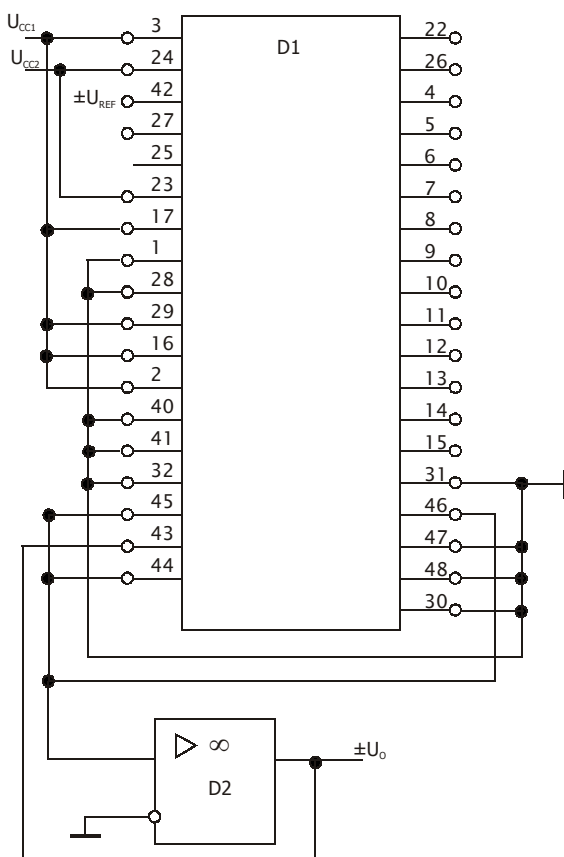
Временные диаграммы работы микросхем в режиме АЦП



- Примечания:
1. Заштрихованная область - область неопределенного состояния выходов
 2. Напряжение на входе сравнения (вывод 23) равно нулю.



Схема включения микросхемы в режиме ЦАП с операционным усилителем



D1 - микросхема
D2 - операционный усилитель типа
1564УД3 6КО.347.206 ТУ3

Схема включения микросхемы в режиме
АЦП с компаратором напряжения

D1 - микросхема
D2 - компаратор напряжения типа
521СА301 6КО.347.015 ТУ2

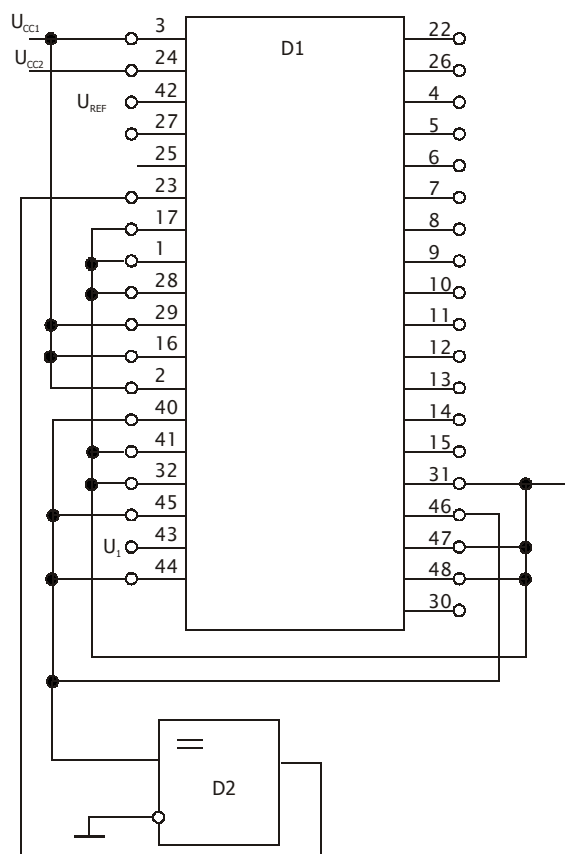




Схема включения микросхемы в режиме АЦП с компаратором напряжения и операционным усилителем

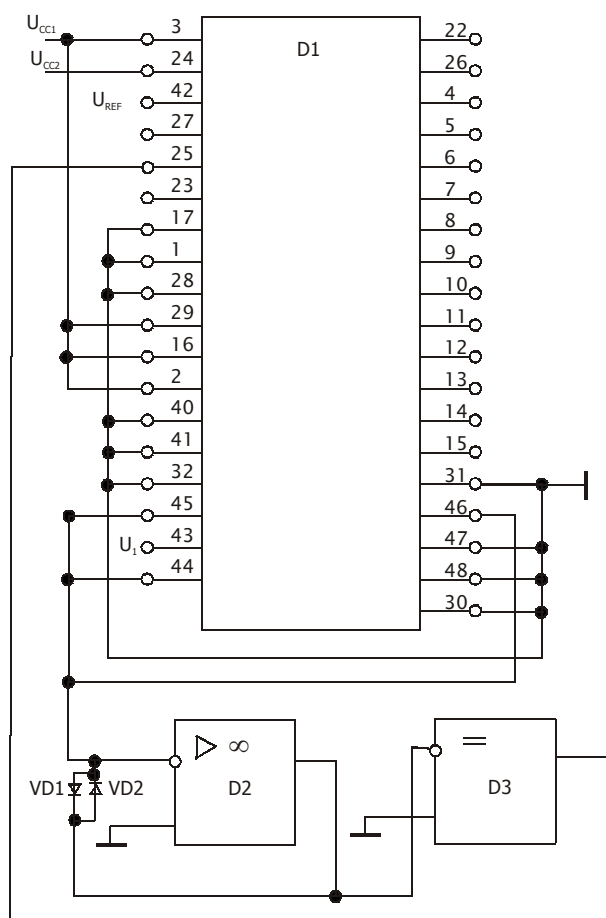
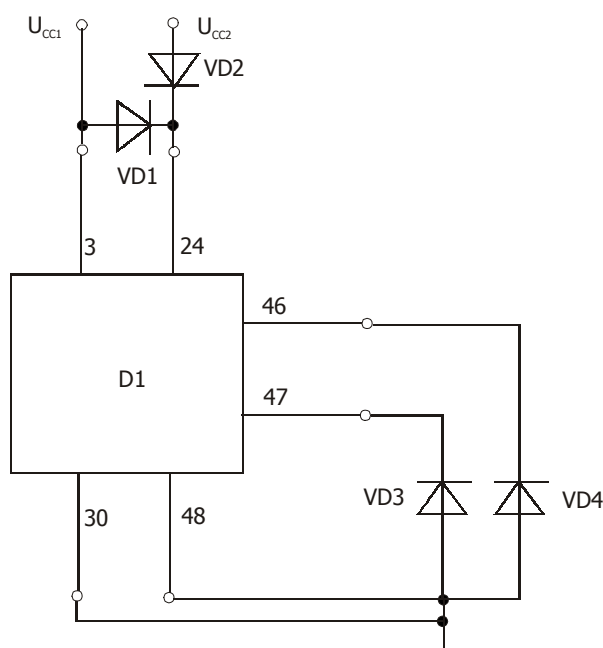


Схема защиты аналоговых выходов и выводов питания



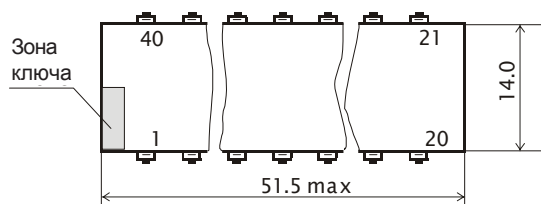
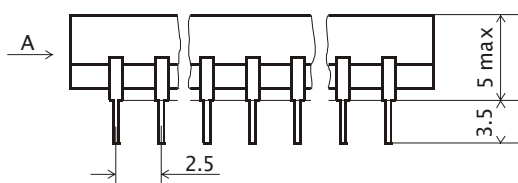
D1 - микросхема
VD1, VD3, VD4 - диоды с прямым падением напряжения не более 0,6 В
VD2 - выбирается по I_{CC2} и по минимальному разбросу постоянного прямого напряжения диода.



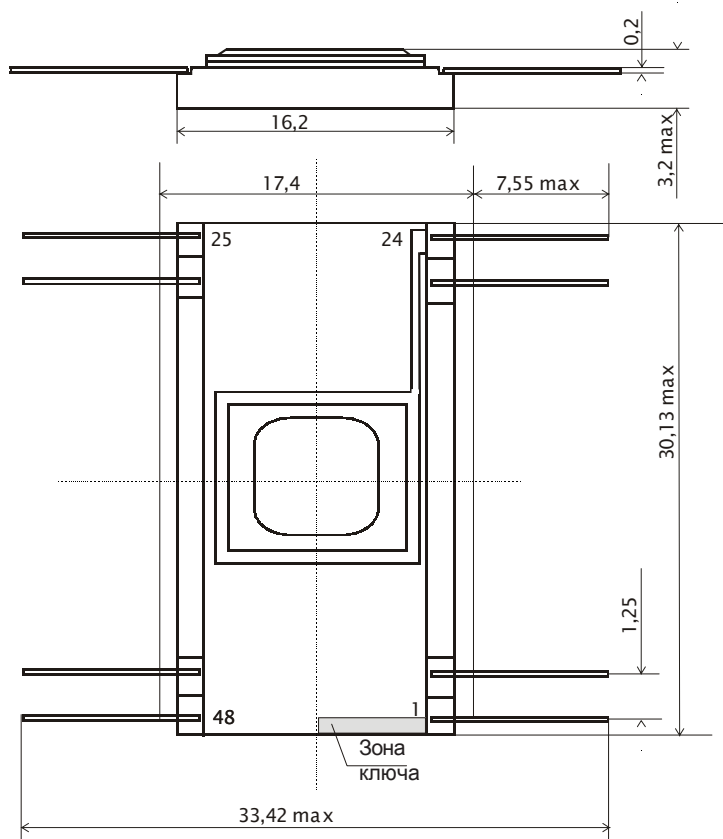
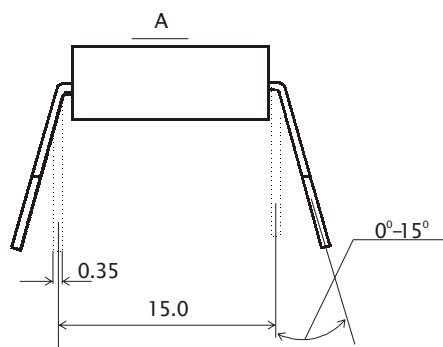
Рижский завод полупроводниковых приборов

Акционерное общество ALFA
Рига, Латвия www.alfarzpp.lv; alfa@alfarzpp.lv

572ПВ1
K572ПВ1
KP572ПВ1



Корпус 2123.40-2



Корпус 4434.48-2